

期中考试答案

一、填空题（共 22 分，每空 1 分）

1. 65, 145
2. -1, 129, -127
3. 代码, 数据, 64K
4. B3H, 0, 1, 1, 0
5. 地址, 数据
6. 寄存器寻址, 17698H
7. 地址, 1M
8. 栈顶, 21FFEh, 21FFFh

二、选择题（18 分，每题 1 分）

1. D 2. A 3. A 4. B 5. A 6. A 7. C 8. A 9. D 10. B 11. C 12. A 13. A
14. D 15. C 16. A 17. A 18. B

三、简答题（共 40 分，每题 4 分）

1. 67H

+ 56H

B DH

+ 66H

- 1 23H (2 分)

BCD 码加法按照逢十进一，十六进制是逢十六进一，由于高低位出现了 A-F 的非 BCD 码数据，所以要 +66H 调整 (2 分)

2. [X]补=[-70]补=10111010B

[Y]补=[-99]补=10011101B (2 分)

10111010B

BA

+10011101B

或

+9DH

1 01010111B

1 57H

溢出，理由 3 个选 1 都可以：

1) 超过 8 位补码范围 2) 同号数相加结果变符号 3) 最高和此高位进位异或为 1 (2 分)

- 3.

错一个变量扣 1 分，扣完为止，将 COUNT 值填入内存扣 1 分

BUFFER1	FE
	42
BUFFER2	12
	00
	FF
	FF

4. 1) AX=0006H (2分) 2) BUFFER2=0013H (1分) 3) BX=0100H (1分)

5. 1) AX=1234H BX=5678H (2分)

2) SP=0102H (2分)

6、(1) $(-85)+76=1010\ 1011B+0100\ 1100B=1111\ 0111B=0F7H$; CF=0; OF=0 (1分)

(2) $85+(-76)=0101\ 0101B+1011\ 0100B=0000\ 1001B=09H$; CF=1; OF=0 (1分)

(3) $85-76=01010101B-01001100B=01010101B+10110100B=00001001B=09H$;
CF=0; OF=0 (2分)

7、 (1)、64KB; 首地址为 1050:0000H, 末地址为 1050:FFFFH。 (1分)

(2)、1000H 个 16 位的字; 首地址为 0400:0000H, 末地址为
0400:1FFEh。 (1分)

(3)、64KB; 首地址为 2080:0000H, 末地址为 2080:FFFFH。 (1分)

(4)、(SP)=1FF4H; 原来的(SP)=230CH (1分)

8、地址锁存器就是一个暂存器, 它根据控制信号的状态, 将总线上地址代码暂存起来。8086/8088 数据和地址总线采用分时复用操作方法, 即用同一总线既传输数据又传输地址。(2分) 当微处理器与存储器交换信号时, 首先由 CPU 发出存储器地址, 同时发出允许锁存信号 ALE 给锁存器, 当锁存器接到该信号后将地址/数据总线上的地址锁存在总线上, 随后才能传输数据。(2分)

9、答: 指令 MOV BX, [BX+15]是读取数据段偏移地址为((BX)+0FH)的内容送到 BX 中。(2分) 指令 LEA BX, [BX+15]是取该偏移地址值(BX)+0FH 送到 BX 中。(2分)

10、取 3 指令字节, 需要 3 个总线周期, 取操作数需要 2 个总线周期; (2分)

总时间 $T=5*4*1/5M=4*10^6$ (或 $T=2*4*1/5M=1.6*10^6$) (2分)

四、程序分析和填空题（20 分，每题 5 分）

1. 1) DATA （1 分）

2)INC BX 或 ADD BX,1 （1 分）

3)LOOP LOP （1 分）

4)SUM=001EH （2 分）

2. D_MIN=0 （2 分） D_MAX=FFH （3 分）

3. SUM_DATA=150H （3 分） CX=0 （2 分）

4. (1) A 中的内容为 7 ， B 中的内容为 2 ， C 中的内容为 1 。（3 分）

(2) 功能：十六进制（单元中的数）拆成十进制的个位、十位、百位（2 分）